

TEL | 02.2043.1773, 1775

<http://www.pulax.co.kr> (한국)

<http://www.pulax.co.jp> (일본)

## 인사말

“**끊임없는 발전과 성장**”으로  
사회 발전에 기여해 나가겠습니다.

프락스 코리아는 프락스 본사 의 선진 기술력을 바탕으로 급변하는 세계 전자 시장에서 미래 기술을 선도하는 기업의 개발 파트너의 역할을 수행하기 위해 2006년 설립 되었습니다. 새로운 기술에 도전을 계속하며 세계 제일의 One-Stop PCB 시제품 개발회사를 목표로 고객과 함께 발전과 성장을 계속해 가겠습니다.

## 회사개요

회사명 프락스코리아(주)

설립 2005년 12월

대표자 하야시 요코

사원수 11명

사업내용

-프락스코리아 :PCB 설계, 기판제작 및 실장

-본사: PCB 설계,시뮬레이션,기판제작,회로개발  
시제품 양산/실장,제품개발(카메라)등

프락스코리아: 서울 송파구 충민로 52 (가든 파이프 워크스관) B동1017

本社 : 東京都府中市美好町1-11-5  
日新사무소 : 東京都府中市日新町1-4-5  
長野영업소 (2015년4월개설)  
東京영업소 (2015년6월개설)  
高崎영업소 (2015년8월개설)



프락스코리아



본사



日新사업소 (SMT Line)

PULAX KOREA

- 2020 Design Force, Altium 도입
- 2019 Mentor社 PADS도입
- 2012 10월 대표이사 하야시 요코 취임
- 2008 한국 내 영업 개시
- 2007 ZUKEN社 CR-5000 BD도입
- 2005 PULAX KOREA 설립
- YDC社 CADVANCE도입
- KPCA SHOW 2006년 참가 (동시병행설계시스템 한국 소개)
- PCB기판설계 실시(일본 제품)

PULAX JAPAN

- 2017 1월 ISO9001 : 2015 인증 취득 / SO14001 : 2015 인증 취득
- 2015 6월 東京 도쿄 영업소 개설 / 9월 群馬 군마 영업소 개설
- 3월 美好 (미요시) 공장 개설 / 4월 長野 (나가노)영업소 개설
- 2013 11월 ISO9001 : 2008 인증 취득
- 3월 대표이사 하야시 요코 취임
- 2009 横浜 (요코하마) 영업소를 본사에 통합 / ISO 14001:2004인증 취득
- 2008 日新 (닛신) 사업소 설립(제조부문 통합)
- 2006 한국 서울 PULAX KOREA 설립 / 필리핀 마닐라 PULAX Philippines 설립
- 2005 横浜 (요코하마) 설계센터 개설
- 2004 東京 府中市 美好町 (도쿄 후추 미요시)에 신사옥 완성
- 2002 西原町 (도쿄 후추 니시하라)에 신사옥 완성
- 2001 주식회사 PULAX로 조직 변경
- 1990 (유)PULAX로 사명 변경
- 1972 (주)TOSHIBA의 PCB기판 조립 개시
- 1964 (유)松村工業(마츠무라공업)으로 법인등

## PCB설계

풍부한 경험과 노하우를 바탕으로 개발 비용과 시간 단축은 물론 고품질 서비스를 제공하겠습니다.

### PCB설계 과정

<p><b>01</b></p> <p><b>Model 수주</b></p> <ul style="list-style-type: none"> <li>회로도, 기구도 입수</li> <li>DATASHEET 입수</li> </ul>	<p><b>02</b></p> <p><b>사양검토</b></p> <ul style="list-style-type: none"> <li>회로도 검토</li> <li>부품 Spec 검토</li> <li>기구도 검토</li> </ul>	<p><b>03</b></p> <p><b>부품배치</b></p> <ul style="list-style-type: none"> <li>기구도 검토</li> <li>배치 Confirm</li> </ul>	<p><b>04</b></p> <p><b>배선작업</b></p> <ul style="list-style-type: none"> <li>임피던스</li> <li>Power Pattern</li> <li>크로스 토크</li> </ul>	<p><b>05</b></p> <p><b>Design Rule Check</b></p> <ul style="list-style-type: none"> <li>Open / Short</li> <li>기구물/조립 고려 확인</li> <li>double-check</li> </ul>	<p><b>06</b></p> <p><b>승인원 제출</b></p> <ul style="list-style-type: none"> <li>관련 JOB DATA 송부</li> <li>PCB, GERBER 등</li> </ul>
---	--	--	---	---	---



#### 설계 기술력

동시병행 설계 실시에 의한 납기 단축

본사의 지속적인 연수를 통한 높은 설계 기술력

EMI, EMC, NOISE 등 에 대응한 패턴 설계 기술 적용, 제조 생산성을 위한 패턴 설계 기술 적용.

만족도 높은 고품질 설계로 시제품 제작회수, 개발기간단축 가능

다양한 설계 경험 축적으로 최적의 부품 패드 사이즈를 설계에 적용

고난도/고밀도 SMD 및 BGA 설계

#### 설계 대응 분야

DIGITAL 기판, ANALOG 기판, DIGITAL+ANALOG 혼재기판, 전원기판 등

다층기판, IVH, Build-Up, FLEXIBLE 기판 등

영상처리, 방송VTR, DIGITAL, 카메라, 통신기기, 무선, 복사기, 음향기기, 디스플레이, 네비게이션, 의료기기, 고밀도 모듈

차량 전장품 (클러스터, ATC, 친환경) 등 다양한 전장품 대응

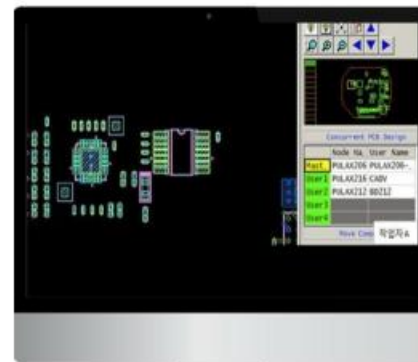
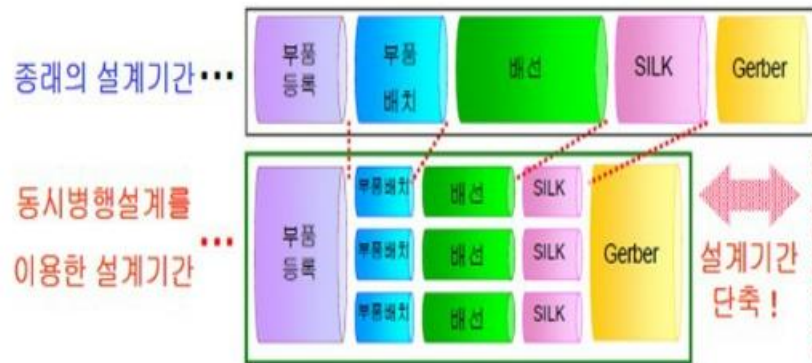
# 동시 병행 설계

한국 최초 동시병행설계 시스템에 의한 단납기 SUPPORT

종래와 같은 분할, 합성 작업이 아닌 동일 데이터를 공유하며 실시간 동시 병행설계.

- 동시병행으로 설계하기 때문에 분할, 합성 설계했을때의 중복설계와 영역이 제한되는 단점이 없습니다.
- 기판 전체를 바라보며, 회로의 흐름을 고려한 부품, 배선 레이아웃을 할 수 있습니다.
- 타인의 설계를 수시로 확인하면서 작업 할 수 있으므로, 복수 인원수로 설계를 하고 있어도 기판 전체의 레이아웃을 동일 할 수 있습니다.
- 최대 5명까지 지원 가능 합니다.

작업자들간 중복설계 방지



## 설계 인원

TOTAL	15년 이상	8년 이상	5년 이상	3년 이상
10명	3명	2명	2명	3명

본사 설계 인원 : 19명

## 라이선스 현황

- CR5000 Board Design
- CPD (BD 동시병행설계) Server
- Design Gateway
- C A D V A N C E α II/III-Design (CADV) 동시병행설계 Server
- PADS VX. 2. 6
- Design Force
- Altium Designer